

**복**잡한 IC 설계, 임베디드 시스템, SoC를 위한 디버그 및 설계문제 해결 솔루션 제공업체인 노바스 소프트웨어(Novas Software)는 노바스의 대표 제품인 Siloti™ VE(Visibility Enhancement) 소프트웨어의 부가 모듈인 정확한 타이밍 시뮬레이션 리플레이 모듈을 발표했다.

제를 매우 정확하게 디버깅해준다.

노바스의 아시아 마케팅 담당 매니저인 토마스 리(Thomas Li)는 “타이밍 종결은 오늘날 대부분의 디자인 팀들이 직면하고 있는 가장 큰 문제”라면서, “노바스의 새로운 Siloti™ Replay는 타이밍 문제를 발견하여 격리시키는 시뮬레이션 기반의 작업을 가

## Novas

# 타이밍 문제 해결 위한 Siloti 리플레이 시뮬레이션 모듈 발표

새로운 정확한 타이밍의 시뮬레이션 리플레이 모듈은 게이트 레벨의 IC 및 SoC 디자인을 신속하게 검증하고 디버깅한다. 엔지니어들은 Siloti™ Replay를 이용하여 문제가 되는 타임 윈도우를 중점적으로 시뮬레이션하여 제품 개발 시간을 크게 단축시킬 수 있다.

글 | 이공흠 기자(leekh@semiconnet.co.kr)



아시아 마케팅 담당 매니저 토마스 리

Siloti™ Replay 기술은 보다 효율적인 게이트 레벨의 시뮬레이션을 이용하여 타이밍 문제와 관련된 소스를 찾아 이를 격리하고 교정하는 작업을 수행한다. 새로운 Siloti™ Replay 모듈은 기존의 방식에 비해 시뮬레이션 시간이 매우 빠르고, 덤프 파일 크기가 10배 가량 작으며, 칩 구현시 발생하는 타이밍 문

속화시켜 준다.”고 말했다.

“시뮬레이션 과정에서 타이밍 문제가 발견될 경우, 엔지니어들은 Replay를 이용하여 문제가 되는 타임 윈도우를 중점적으로 시뮬레이션해 볼 수 있다. 따라서 제품 개발 시간을 크게 단축시킬 수 있다.”고 토마스 리씨는 설명했다.

노바스의 Siloti™ VE 소프트웨어는 설계의 모든 신호에 대한 덤프 데이터와 관련된 오버헤드를 제거하는 검증 방법론으로, 덤프 신호를 확인하여 내부 신호를 선명하게 파악할 수 있도록 해준다. 전체 칩 시뮬레이션과 에뮬레이션, 실리콘 시제품 작업을 수행하는

동안 Siloti™ VE를 사용하여 검증 성능에 최소한의 영향으로 내부 신호 반응을 자세히 관찰할 수 있다.

Siloti™ Replay 모듈의 연간 라이선스 비용은 15,000달러로, Siloti™ SimVE 제품의 부가 옵션으로 공급된다. Siloti™ SimVE 제품 가격은 25,000달러에서 시작된다. **SN**